

Embedded-System-Entwicklung

DESIGN & ELEKTRONIK
ENTWICKLERFORUM
19.-20. OKTOBER 2010
LUDWIGSBURG

19. Oktober 2010, Embedded-Hardware-Entwicklung

09:00-09:30 **Keynote:** Chinese Engineering, die neue Macht der Mitte! Dr. Axel Zein, EPLAN Software & Service

Session 1: Einführung

09:30-10:30 Schutz vor Produktpiraterie und Know-how-Schutz für Embedded Software und Daten Oliver Winzenried, WIBU-SYSTEMS
 10:30-11:00 Absicherung des Lebenszyklus eingebetteter Systeme Dario Carluccio, escript - Embedded Security
 11:00-11:30 Kaffeepause und Ausstellung

Session 2: FPGA-basierte Entwicklung

11:30-12:30 **FPGAs auf dem Vormarsch:** Wie aufwendig ist der Einstieg in die Systementwicklung mit FPGAs? Werner Feith, Sensor to Image
 12:30-13:30 Mittagspause und Ausstellung
 13:30-15:00 Eine Einführung in die Embedded-System-Entwicklung mit FPGAs am Beispiel Xilinx Ernst Wehlage, PLC2
 15:00-15:30 Von der Hardware zur Software in FPGAs mit Embedded Prozessoren? Ein Fallbeispiel Alexander Hahn, Lattice Semiconductor
 15:30-16:00 Kaffeepause und Ausstellung

Session 3: ATOM

16:00-16:30 Entwicklung von leistungsstarken Low-Power Systemen mit der neuen Generation von Atom-Prozessoren Michael Vierheilg, Intel
 16:30-17:00 Software Entwicklungs Tools für Intel Atom Prozessor & SoC basierende System- und Embedded Software Entwicklung Uli Dumschat, Intel
 17:00-17:30 Energieeffizientes Design mit X86 Computer on Modules Martin Unverdorben, Kontron Embedded Modules
 17:30-18:00 Qseven? Plattform für Intel Atom und ARM Karsten Wenke, F&S Elektronik Systeme

Session 4: ARM Cortex R4

11:30-12:30 **ARM Cortex-R4 für sicherheitskritische Anwendungen** Jens Stapelfeldt, Doulos
 12:30-13:00 Softwareentwicklung für energieeffiziente Systeme Klaus Koschinsky, ARM
 13:00-14:00 Mittagspause und Ausstellung

Session 5: Systementwicklung nachvollziehen anhand ausführlicher Beispiele

14:00-14:45 Realisierung energieeffizienter und kostengünstiger elektrischer Antriebe durch moderne 32-Bit Realtime Controller Martin Staebler, Texas Instruments
 14:45-15:30 Präzisions-Multimeter mit low Power Eigenschaften Herbert Schwarz, Texas Instruments
 15:30-16:00 Kaffeepause und Ausstellung

Session 6: Entwicklungshilfe - Tools und Module

16:00-16:30 Die Sichere Wahl? Skalierbare Plattformen für adäquaten Stromverbrauch Christof Wehner, RadiSys
 16:30-17:00 Überprüfung von Datenbussen in eingebetteten Systemen Bernhard Schmidt-Peltzer, Tektronix
 17:00-17:30 Rechner-Design für sicherheitskritische Anwendungen Peter Albert, MEN Mikro Elektronik
 17:30-18:00 Entwicklung mobiler Systeme auf Basis des Computer-On-Module Standards Qseven Christian Eder, congatec

Session 7: Systementwicklung mit der Intel Atom-SOC Architektur

11:30-12:30 **Einführung in Intels neueste SOC** Michael Vierheilg, Intel
 Fallbeispiel - Railway-HMI Reiner Grübmeier, Kontron
 12:30-13:30 Mittagspause und Ausstellung
 13:30-15:00 **Technical presentation over FPGA development issues** Espen Tallaksen, Data Respons
 Vom Echtzeit-Kernel zu Windows 7; Software-Plattformen für Intel-Atom-Prozessoren N.N
 Minimieren der Stromaufnahme von Atom-Plattformen N.N
 15:00-15:30 Kaffeepause und Ausstellung
 15:30-17:30 **Partnerlösungen für kurze Time-to-market - Minimizing Design Complexity** N.N
 17:30-17:45 **Zusammenfassung und Verlosung** Michael Vierheilg, Intel

Hands-on Workshop FPGA:

13:30-17:30 **Einstieg in die FPGA-Welt - wie baue ich meinen eigenen Mikrocontroller?** Frank Storm, Arrow Central Europe
 Dieser Hands-on-Workshop zeigt nicht nur die Realisierung einfacher Schaltungen auf einem FPGA, die Teilnehmer lernen auch, wie sie ihren eigenen Mikrocontroller innerhalb kürzester Zeit auf einem FPGA implementieren und Software dafür erstellen können.
 Die Teilnehmerzahl ist begrenzt!

Aussteller & Sponsoren:



20. Oktober 2010, Embedded-Software-Entwicklung

Session 8: Modellbasierte Softwareentwicklung/ von C nach UML	
09:00-10:30	Embedded Entwicklung mit DSLs Markus Völter, independent/items Andreas Graf, itemis
10:30-11:00	Kaffeepause und Ausstellung
11:00-11:30	Code-Generierung mit UML/SysML? Möglichkeiten und Nutzen aus Sicht eines C-Entwicklers Andreas Foltinek, IMACS
11:30-12:30	DDD - Design Directed Development Daniel Siegl, LieberLieber Software Dr. Horst Kargl, SparxSystems Central Europe
12:30-13:30	Mittagspause und Ausstellung
Session 9: Debugging, Test & Verifikation	
13:30-14:00	Der richtige Draht zum Target? Neue Debug-Schnittstellen im Fokus Jens Braunes, pls Programmierbare Logik & Systeme
14:00-14:30	Neue Anwendungsfelder für Freischnitte Markus Maier, ETAS
14:30-15:00	Typische DRAM Fehlermechanismen, Test-methodik in der Applikation, Fehlerkorrektur Ulrich Brandt, Swissbit
15:00-15:30	Kaffeepause und Ausstellung
15:30-16:15	Modellbasierte Verifikation sicherheits- kritischer Embedded Software unter Berücksichtigung regulatorischer Anforderungen Dr. Robert Eschbach, Fraunhofer IESE

Adresse:
Forum am Schlosspark,
Stuttgarter Str. 33-35, 71638 Ludwigsburg

Programmänderung vorbehalten

Session 10: Embedded Linux / Open Source	
09:00-09:30	Linux: Selber bauen oder doch kaufen? Hans-Jürgen Rauscher, Wind River
09:30-10:00	ELBE oder: Bau Dir dein Linux selber Heinz Egger, Benedikt Spranger, Linutronix
10:00-10:30	Android, Linux and Real-time Development for Embedded Systems Colin Walls, Mentor Graphics
10:30-11:00	Kaffeepause und Ausstellung
11:00-11:45	µLinux auf dem ARM Cortex-M4!? (Eine Kosten- und Nutzenanalyse) Frank Mölendorp, Jens Stapelfeldt, Doulos
11:45-12:30	Energieeffiziente Embeddedsysteme durch linuxbasierte Fastboot-Technologie Jan Altenberg, Linutronix
12:30-13:30	Mittagspause und Ausstellung
13:30-14:15	Open Source in Industrieanwendungen - RT-Linux, Qt Visualisierung und Realtime Kommunikation auf ARM Plattformen Frank Walzer, Texas Instruments
14:15-14:45	Die Herausforderung der IT Industrie - OSS in kommerziellen Produkten Oliver Fendt, Siemens
14:45-15:30	Kaffeepause und Ausstellung

Session 11: Power Management	
15:30-16:00	Entwicklung adaptiver Power-Management- lösungen für energieautarke eingebettete Systeme Rolf Thomasius, Fraunhofer IZM
16:00-16:30	Alternativer low Power Modus Sebastian Siewior, Linutronix
16:30-17:00	Power Management in Echtzeitsystemen Thomas Ulber, Mentor Graphics

Hands-on Workshop Linux:	
13:00-17:30	Linux Cross-Debugging Jan Altenberg, Benedikt Spranger, Linutronix (eigenes Notebook erforderlich)

Embedded-System-
Entwicklung

**DESIGN &
ELEKTRONIK**
ENTWICKLER FORUM
19.-20. OKTOBER 2010
LUDWIGSBURG

Anmeldung

Hiermit melde ich mich verbindlich zur Teilnahme an.
(Mehrfachnennung möglich):

19. Oktober 2010	20. Oktober 2010
☐ Session 1	☐ Session 8
☐ Session 2	☐ Session 9
☐ Session 3	☐ Session 10
☐ Session 4	☐ Session 11
☐ Session 5	☐ Hands-on Workshop
☐ Session 6	☐ Linux
☐ Session 7	
☐ Hands-on Workshop FPGA (ist in Tagungsgebühr enthalten)	

Teilnahmegebühr	Frühbücher bis 13. Sept. 2010	Normalpreis ab 14. Sept. 2010
Tag 1 (19.10.) oder Tag 2 (20.10.)	€ 295,00	€ 330,00
Tag 2 (20.10.2010) plus Hands-on Workshop Linux	€ 345,00	€ 380,00
Tag 1 + Tag 2 (19. und 20.10.2010)	€ 495,00	€ 540,00
Tag 1 + Tag 2 plus Hands-on Workshop Linux (19. und 20.10.2010)	€ 545,00	€ 590,00

Kontakt:
Katrin Scheinig
Referentin Teilnehmermanagement
Tel. +49 (0) 8121/95-1725
Fax +49 (0) 8121/95-2725
E-Mail: kscheinig@elektroniknet.de

Alle Preise zzgl. 19% MwSt.

Eine Veranstaltung der

**DESIGN &
ELEKTRONIK**
KNOW-HOW FÜR ENTWICKLER

Alle mit * gekennzeichneten Felder sind Pflichtfelder. Sie erhalten eine Anmeldebestätigung per Mail.

Nachname *	Anrede*
Vorname*	
Jobtitel	
Abteilung	
Firma	Student (ja/nein)
Straße*	
PLZ/Ort*	
Tel.*	
Email*	
Datum / Unterschrift*	

* Die Preise verstehen sich zzgl. der gesetzl. MwSt. (19%). In diesem Betrag enthalten sind Tagungsunterlagen sowie Mittagsbuffet und Pausengetränke. Studenten gewähren wir 50% Rabatt, bitte Immatrikulationsbescheinigung beilegen oder per Fax senden an +49 (0) 8121 - 95 2725. Die Rechnungsstellung erfolgt mit der Anmeldebestätigung. Bei Stornierung der Anmeldung bis zum 28. September 2010 erheben wir eine Bearbeitungsgebühr von € 50,- bei eintägiger bzw. € 100,- bei zweitägiger Teilnahme (zzgl. gesetzl. MwSt.), bei Absage ab dem 29. September 2010 oder Nichterscheinen wird die gesamte Tagungsgebühr fällig. Eine Vertretung des angemeldeten Teilnehmers ist möglich.

Ausführliche Informationen unter
www.embedded-entwicklerforum.de

ANMELDEN & FAXEN 08121/95-2725